

Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Смирнов Сергей Николаевич
Должность: врио ректора
Дата подписания: 10.08.2023 16:17:47
Уникальный программный ключ:
69e375c64f7e975d4e8830e7b4fcc2ad1bf35f08

Министерство науки и высшего образования Российской Федерации
ФГБОУ ВО «Тверской государственный университет»

Утверждаю:

Руководитель ООП

Б.Б.Педько



«30»

мая

2023 г.

Рабочая программа дисциплины (с аннотацией)

Схемотехника измерительной аппаратуры

Направление подготовки

03.03.03 Радиофизика

профиль

Физика и технология материалов и устройств радиоэлектроники

Для студентов

3 курса, очной формы обучения

Составитель: к.ф.-м.н. Макаров В.В.

Тверь, 2023

I. Аннотация

1. Цель и задачи дисциплины

Курс «Схемотехника измерительной аппаратуры» является одним из ключевых в системе подготовки профессионалов в области электронной техники.

Целью дисциплины является освоение принципов измерения электрических величин, способов представления информации (аналого-цифровые и цифроаналоговые преобразователи), обработки полученных результатов (аналоговая и цифровая фильтрация), а также необходимых сопутствующих блоков современных измерительных устройств (генераторов и импульсных источников питания).

Основная задача данного курса – передача студенту необходимого объема знаний в области схемотехнического проектирования разнообразных измерительных устройств. В результате изучения данного предмета студенты получают сведения, формирующие у них систему знаний о принципах работы фильтров, генераторов, импульсных источников питания, цифроаналоговых и аналого-цифровых преобразователей, основах цифровой обработки результатов измерения (фильтрация, преобразование Фурье).

2. Место дисциплины в структуре ООП

Дисциплина «Схемотехника измерительной аппаратуры» изучается в модуле «Физика и технология радиоэлектронных устройств» Блока 1. Дисциплины части учебного плана, формируемой участниками образовательных отношений.

Дисциплина предусматривает наличие у студента знаний о принципах работы дискретных и интегральных полупроводниковых приборов (диоды, стабилитроны, транзисторы (биполярные, полевые), операционные усилители). Дисциплина изучается в 5 семестре и ее главной задачей является создание фундаментальной базы знаний в области схемотехнического проектирования и анализа существующих аналоговых и цифровых устройств.

3. Объем дисциплины: 3 зачетные единицы, 108 академических часов, в

том числе:

контактная аудиторная работа: лекции 34 часа, лабораторные работы 34 часа;

самостоятельная работа: 40 часов.

4. Планируемые результаты обучения по дисциплине, соотнесенные с планируемыми результатами освоения образовательной программы

Планируемые результаты освоения образовательной программы (формируемые компетенции)	Планируемые результаты обучения по дисциплине
УК-1. Способен осуществлять поиск, критический анализ и синтез информации, применять системный подход для решения поставленных задач.	УК-1.3. Осуществляет поиск информации для решения поставленной задачи по различным типам запросов. УК-1.5. Рассматривает и предлагает возможные варианты решения поставленной задачи, оценивая их достоинства и недостатки.
ПК-4. Способен проводить научно-исследовательские и опытно-конструкторские разработки по отдельным разделам темы.	ПК-4.2. Применяет методы анализа научно-технической информации. ПК-4.3. Оформляет результаты научно-исследовательских и опытно-конструкторских работ.

5. Форма промежуточной аттестации и семестр прохождения

Зачет в 5 семестре.

6. Язык преподавания: русский.